

กิตติกรรมประกาศ

โครงการวิจัยเรื่อง การวิเคราะห์และการออกแบบวงจรรองความถี่หลายหน้าที่รูปแบบกระแสด้านสามอินพุทหนึ่งเอาต์พุทที่ใช้โครงสร้างดิฟเฟอเรนเชียลชิเอเตอร์ สามารถปรับค่าตัวประกอบคุณภาพได้อย่างเป็นอิสระทางอิเล็กทรอนิกส์ โดยในงานวิจัยนี้ได้รับทุนอุดหนุนการทำวิจัยจากมหาวิทยาลัยสยาม ประจำปีการศึกษา 2552 ซึ่งเป็นโครงการระยะสั้น 6 เดือน ได้สำเร็จลุล่วงไปเป็นอย่างดี ผู้วิจัยขอกราบขอบพระคุณ รองศาสตราจารย์ ดร. กอบชัย เดชหาญ คณบดีคณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง และ พล.ท.ดร.สมพงษ์ ตุ่มสวัสดิ์ หัวหน้าภาควิชาวิศวกรรมไฟฟ้า มหาวิทยาลัยสยาม ผู้ประเมินงานวิจัยที่ช่วยแนะนำและชี้แนะแนวทางการเขียนงานวิจัยฉบับนี้ ผู้ช่วยศาสตราจารย์ ดร.พิพัฒน์ พรหมมี ภาควิชาวิศวกรรมโทรคมนาคม คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง และ ผู้ช่วยศาสตราจารย์ สราวุธ วรรสูมณฑ์ คณบดีคณะวิศวกรรมศาสตร์ มหาวิทยาลัยสยาม ที่ให้แนวคิดในการทำวิจัยในครั้งนี้ ขอขอบคุณสำนักส่งเสริมและพัฒนางานวิจัย คุณรัตนาภรณ์ ชาติวงศ์ และคุณสุภาพร สมบัติหอม ที่ช่วยแนะนำในเรื่องของเอกสารต่าง ๆ สำหรับงานวิจัยนี้ สุดท้ายขอขอบพระคุณมหาวิทยาลัยสยาม ศาสตราจารย์เกียรติคุณ ดร. นิพนธ์ สุขปรดี รองอธิการบดี และ คณะผู้บริหารมหาวิทยาลัยสยามที่เกี่ยวข้องทุกท่าน ที่ให้โอกาสในการจัดทำโครงการวิจัยนี้ขึ้นมา

ดร.มนตรี สมคูลยกนก